



**UNIVERSIDAD  
DE GRANADA**

## **Javier Ramírez Pérez de Inestrosa**

Ingeniero en Electrónica y Doctor por la Universidad de Granada (UGR) en 1998 y 2001, respectivamente. Realizó su Tesis Doctoral mediante una beca FPU. Desde 2012 es Catedrático de Universidad en el área de Teoría de la Señal, Telemática y Comunicaciones de la UGR. En 2006 impulsó la creación del grupo de investigación en Procesado de Señal y Aplicaciones Biomédicas (SiPBA). Ha dirigido 14 Tesis Doctorales, 4 de las cuales obtuvieron el Premio Extraordinario de Doctorado.

Ha participado en 17 proyectos de investigación nacionales y autonómicos, siendo el IP de cuatro, 3 proyectos del Programa Marco de la Unión Europea, siendo el coordinador de uno y en 6 contratos de investigación de carácter innovador financiados por empresas privadas, siendo director de la ejecución de uno de ellos. Es autor de una patente.

Ha publicado más de 200 artículos en congresos nacionales e internacionales de relevancia, 119 en revistas con índice de impacto (ISI-JCR) y 18 capítulos de libro.

Ha realizado estancias de investigación en centros de reconocido prestigio como el High-Speed Digital Architecture Laboratory (HSDAL) de la Universidad de Florida (Gainesville, EE.UU.), el FAMU/FSU College of Engineering de la Universidad Estatal de Florida (Tallahassee, EE.UU.) o el Computational Intelligence and Machine Learning Group de la Universidad de Regensburg (Alemania) colaborando con los profesores Dr. Fred J. Taylor, Dr. Uwe Meyer-Baese, y Dr. Elmar W. Lang, respectivamente.